

# Alfredo Accattatis Curriculum Vitae

## Indirizzi e formazione:

### Dati anagrafici:

- **Nascita:** Cosenza, 29/06/64
- **Posta:** accattatis@ing.uniroma2.it, alfredo@accattatis.org
- **PEC:** a.accattatis@pec.ording.roma.it
- **Web:** <https://www.sillanumsoft.org>
- **Stato civile:** Coniugato
- **Curriculum Online:** <http://it.linkedin.com/in/accattatis>

### Formazione scolastica

- Diploma di **Maturità Scientifica** conseguito nel 1983;
- Laurea in **Ingegneria Elettronica** (Vecchio ordinamento) conseguita il 26/10/1990 presso l'Università degli studi di Roma "Tor Vergata". Tesi di Laurea sperimentale dal titolo "*Programma per la generazione automatica dei modelli dei circuiti elettrici comprendenti convertitori statici*" relatore Prof. Armando Bellini.
- **Abilitato** nel 1992 all'esercizio della professione presso l'Università di Roma "La Sapienza".
- Iscritto dal 1995 all' **Albo degli Ingegneri** della provincia di Roma con numero 18680.
- Laurea in **Ingegneria Informatica** (vecchio ordinamento) conseguita il 25/07/2006 presso l'Università degli studi di Roma "Tor Vergata", tesi di laurea sperimentale dal titolo: "*Software per la simulazione di strumenti di misura*", relatore Prof. Salvatore Tucci, Marcello Salmeri.
- **Dottorato** presso la facoltà di Ingegneria Elettronica dell'Università di Roma "Tor Vergata" (XXII ciclo), in Microelettronica e Telecomunicazioni conseguito il 03/06/2010, tesi dal titolo "*Strumentazione virtuale per la misura di grandezze elettriche e calcolo dell'incertezza*" relatore prof. Roberto Lojacono, Marcello Salmeri.
- Laurea in **Psicologia** conseguita il 20/02/2018 presso l'università "Niccolò Cusano". Tesi in psicologia clinica dal titolo "*PPM: Il processo psicoanalitico mutativo*" relatrice Prof.ssa Claudia Prestano. Iscritto alla Magistrale in Psicologia Clinica.

# **Esperienze lavorative correnti:**

## **Funzionario Informatico Inps Direzione Generale** dal **20/12/2001**

Dal **20/12/2001** assunto presso il CED dell'**INPS (Direzione Generale)** a tempo indeterminato come **Funzionario Informatico C3** (attuale **C5**) in *DCTII - Direzione Centrale Tecnologia Informatica e Innovazione* di Viale Civiltà del lavoro 46 (Roma Eur). Dal 2002 al 2006 inserito nell'area **Sistemi** come sistemista Z/OS (Mainframe) dove mi sono parallelamente occupato dei progetti "WebSphere per mainframe", "Ingegneria del software" e "Change Management". Superato concorso a **Capo Progetto** nel 2011. Successivamente e sino ad agosto 2017 nell'area "**Sicurezza Informatica**" dove ho gestito i seguenti progetti (come Project Manager):

- Master Plan: HP-Eustema: piano generale della sicurezza;
- Powerkeeper o Cassaforte Elettronica: "Appliance" di HP, gestore automatico delle password amministrative non nominali per server Windows, Linux-Unix, Z/OS – i server attualmente gestiti sono 1500;
- PODES: "appliance" di HP per la verifica automatica della "policy compliance" dei server Unix e Windows;
- ArcSight: "appliance" di HP per il log management dei Domain Controller Active Directory dell'istituto (184);
- Clog ("Centralized Log") gestione centralizzata di tutti i log delle procedure d'istituto (HP, Oracle).

Terminati i progetti da settembre 2017 mi sono occupato di **Analisi Forensi**, rispondendo direttamente a richieste delle forze dell'ordine e magistratura. Da gennaio 2018 a febbraio 2025 inserito nell'area **Esercizio Applicazioni** dove mi sono occupato della gestione sistemistica del CED con turni H24. Attualmente inserito nel **Gruppo Reti** presso l'area sistemi.

## **Docente "Fondamenti di Informatica" – Università di Roma "Tor Vergata"**

Docente a contratto dall'A.A. 2015/16 all'A.A. 2024/25 (9 anni). Corso "Fondamenti di Informatica" all'Università di Roma "Tor Vergata" nel CDS di Ingegneria Energetica e Meccanica. Ancora in essere per la gestione degli ultimi appelli.

Pubblicati per il corso i seguenti ***libri di testo***:

- *Fondamenti di Informatica*, ed. TexMat, 2019, ISBN 9788894982152;
- *Fondamenti di Informatica, seconda edizione*, ed. TexMat, 2020, ISBN 9788894982343;
- *Complementi ed esercizi di fondamenti di informatica*, ed. TexMat, 2023, ISBN 9788894982664;
- *Basi di Informatica con Matlab ed esercizi*, ed. TexMat, 2024, ISBN 9788894982848.

(<https://www.texmat.it>)

## **CTU tribunale di Velletri**

Dal **05/12/2003** iscritto nell'Albo dei periti del **tribunale** di Velletri (**C.T.U.** Consulente tecnico d'ufficio) come "Ingegnere Specialista In Software ed Elettronica". Effettuate numerose perizie in ambito "Computer Forensic", verifica di software, hardware e impianti elettrici. Verifiche di apparecchiature elettroniche, intercettazioni ambientali, analisi di basi dati, linee dati, Sistemi Informativi complessi.

## **Esperienze lavorative pregresse (ordine di data crescente):**

### **Esercito Italiano dal **09/04/1991** al **08/07/1992****

***Ufficiale nell'esercito italiano, CO.T.ES. (Corpo Tecnico dell'esercito - Tenente).*** Progettista software e insegnante di Informatica. Conferenza presso il VI seminario sull'informatica per l'artiglieria il 24/4/1992 dal titolo "*Problematiche relative a produzione, manutenzione e gestione del software*". Successiva promozione a responsabile sezione propedeutica, e ricevimento di **Encomio Semplice** scritto il 01/06/1992 prot. AC/1958.

### **Eurolab s.r.l. da **02/09/1992** al **31/08/1997****

Assunto come "Addetto laboratorio ricerca" presso **Eurolab S.r.l.** sede di Roma, VI livello contratto metalmeccanici privato, alle dirette dipendenze del prof. **Armando Bellini** dell'Università di Roma "Tor Vergata". L'azienda si occupava della *progettazione e produzione di azionamenti a motori sincroni/asincroni* (tecnica di controllo a orientamento di campo). Vasta esperienza in progettazione software su PC e di firmware relativo a microcontrollori Intel e DSP Texas Instruments (famiglia C30/1/2) per i quali ho sviluppato da zero il sistema di sviluppo (Editor, Compilatore, Linker, Loader del firmware e di debug).

Il software sviluppato su PC comprendeva, a seconda delle esigenze dell'utente, programmi *Dos*, *Windows 3.x* a 16 bit, e *Win95* a 32 bit, sviluppati tutti ad API e con tecnologia *Object-Oriented*. Successivamente, l'uso del linguaggio *Delphi* della Borland ha consentito un rapido ed efficiente sviluppo di programmi dotati di interfacce utente user-friendly ed abbassando considerevolmente i tempi di sviluppo eliminando l'"overhead" necessario per la progettazione dell'interfaccia utente permettendo di concentrare le energie sull'aspetto concettuale del problema. I programmi sviluppati ai tempi erano all'avanguardia nel loro settore e oggetto di notevole successo commerciale.

A titolo di esempio, un lavoro svolto prevedeva la fornitura ai clienti di un pacchetto software per la messa a punto "real-time" dell'azionamento nello specifico impianto, e/o per la gestione remota con PC tramite seriale sincrona RS485 o asincrona 232. In una fase iniziale, questo lavoro è stato oggetto di una conferenza presso l'**ANIPLA** (Associazione Nazionale Italiana Per L'Automazione) da me tenuta e successiva pubblicazione sulla rivista "Automazione e strumentazione" del 9/1995 dal titolo "*Un Azionamento a microprocessori con elevato livello d'interfacciamento*".

**Gesinf s.r.l.** dal **10/11/1997** al **30/01/1998**

Assunto al **VII** livello metalmeccanici privato come “softwarista senior” (la mia collaborazione informale era cominciata dai primi di settembre) a tempo indeterminato. Ditta per me di transizione, la Gesinf si occupava della gestione e produzione di **Sistemi Informativi** (informatici), utilizzando allo scopo Delphi, Clipper e Dbsee++. Ho fatto parte della squadra che ha progettato il sistema informatico per l’Enpac per la gestione dei contributi previdenziali dei farmacisti e relativo calcolo delle pensioni. Il DBMS impostato era di tipo **relazionale** e progettato facendo uso della piattaforma “Interbase” fornita con il pacchetto “Delphi”. Il DBMS girava su di una serie di server remoti collegati tramite lan Ethernet a 100 Mbit alle Workstation provviste di appositi applicativi “Client” sui quali erano state impostate “viste” di interesse dei dati. Le workstation erano dotate di Windows 95 e il server di Windows NT. Gli applicativi Client prevedevano svariate funzionalità aggiuntive, tra le quali la possibilità di effettuare backup periodici dei dati impostati nel breve periodo su una serie di dischetti floppy standard da 1.44 Mb che, come da normative, dovevano essere consegnati agli uffici competenti (con cadenza settimanale) e memorizzati come una serie di file “testo”. Il programma server era stato ottimizzato il più possibile facendo uso di “stored procedure” e tabelle in forma normale per evitare il più possibile problemi di inserimento, cancellazione e modifiche. Il server prevedeva backup periodici ed era comunque provvisto di un disco rigido “ridondato”. I problemi di Integrità erano risolti da controlli effettuati dagli stessi applicativi ed in parte dal server stesso.

**Alenia Difesa S.p.A.** dal **16/02/1998** al **01/09/2000**

Ho lavorato per la *Divisione Sistemi Avionici ed Equipaggiamenti* (stabilimento di Pomezia). Assunto al **VII** livello metalmeccanici pubblico a tempo indeterminato (successivamente convertito in contratto privato), ho lavorato nel reparto Software come Softwarista Senior. Il software prodotto era per i computer di missione (visti come **sistemi embedded in tempo reale**), e comprendeva lo sviluppo sia dei driver che del software applicativo. Sono stato responsabile complessivamente di tre progetti:

(1) *Progettazione e scrittura del software per l'aereo YAK130, i cui computer di missione sono di progettazione e produzione Alenia, per lo sviluppo del quale era stato implementato in maniera rigorosa un completo “ciclo di vita” secondo la normativa 2167a. Ho effettuato numerosi viaggi all'estero (Inghilterra) con permanenze di svariate settimane presso CDC (Computing Device Company – Hastings).*

(2) *Ammodernamento (hw/sw) dell'aereo AMX, per il quale ho progettato i driver del computer di missione, il sw del computer di navigazione TVIR, ed il sw dimostrativo per la funzione DMG (Digital Map Generator). Il software comprendeva sia dimostratori realizzati simulando i dati in arrivo da bus avionico tramite PC con interfaccia seriale RS232 (e programma Windows interattivo), sia tramite Bus Avionico 1553. Per il TVIR, effettuato un reverse-engineering del software del velivolo, ho proceduto alla completa re-implementazione in accordo alle nuove specifiche ed al più moderno hardware.*

(3) *DMG (Digital Map Generator); il pacchetto hw/sw era fornito dalla ditta inglese CDC di Hastings (ex CDH). Ho scritto le API di interfaccia. Ho ideato e messo a punto l'intero sistema per il test della scheda, pilotata tramite seriale RS232/235 e/o bus 1553.*

Il software sviluppato in tutti i progetti è stato scritto utilizzando il linguaggio ADA-alsys per applicazioni militari in tempo reale (programma applicativo principale) ed in C per il firmware delle schede slave (es. scheda grafica). Ogni programma prevedeva ambienti multitasking e

multiprocessore, utilizzando gli strumenti per la programmazione concorrente del linguaggio ADA con l'uso di una ulteriore libreria, di produzione Alenia, che aggiungeva primitive di sincronizzazione come *mailbox*, *lock*, *semafori* e *schedulatori* alternativi. I programmi di supporto, per testing o invio dati (e il Loader), sono stati sviluppati in Delphi.

#### **Ericsson S.p.A** (Ericsson Lab Italy) dal **01/09/2000** al **01/01/2002**

Assunto al livello **VII-q** metalmeccanici privato (**quadro**) a tempo indeterminato. L'Ericsson Lab Italy rappresentava la "ricerca e sviluppo" di Ericsson. Nota: ufficialmente i miei rapporti lavorativi sono cessati il 19/12/2001 ma ho mantenuto un attivo rapporto di collaborazione sino al 01/01/2002. Ero inserito nel reparto Firmware (specialista **Elaborazione Numerica dei Segnali**) dove ho sviluppato software embedded real-time per il progetto **UMTS**, insieme con i siti Finlandesi, Svedesi, Irlandesi (commessa Vodafone). Il progetto UMTS, vedeva Ericsson impegnata nella produzione di una nuova piattaforma (Cello Media Gateway) e per essa ho progettato e sviluppato numerose funzionalità, tra le quali il DTMF-receiver.

Ho lavorato con la scheda MSB (Media Stream Board, di progettazione Ericsson) costituita da 12 DSP Texas Instruments di modernissima concezione (per il tempo, famiglia C6000) sulla quale girava sistema operativo prodotto dall'Enea (Ose DSP 2.0), specializzato per sistemi embedded real-time. Le varie funzioni richieste sono state realizzate come processi concorrenti a priorità. Per la simulazione si usava MATLAB, oltre al compilatore "Code Composer" fornito dalla Texas Instruments (opportunamente supportato da Enea, usa il linguaggio C/C++), ed occasionalmente il BC++ versione 5.0. Ho ricoperto il ruolo di WPL (Work Package Leader) e quello di Team Leader.

#### **Nuova Elettronica** (rivista divulgativa) da **11/2006** a **07/2010**

Dal 2006 è iniziata una collaborazione con la rivista Nuova Elettronica; sono stati pubblicati 4 articoli e 3 scatole di montaggio annesse al software "Visual Analyser" (<https://www.sillanumsoft.org>). Nell'ordine:

- Articolo su rivista n.232, settembre/ottobre 2007, dal titolo "Oscilloscopio e Analizzatore di Spettro per PC" con descrizione del software "Visual Analyser" e hardware venduto in scatola di montaggio (LX1690).
- Successivo articolo su rivista 233 (novembre/dicembre 2007) dal titolo "Analizzatore di Spettro su PC" sulle una delle possibili applicazioni di Visual Analyser e analisi di Fourier.
- Articolo sul numero 238 (dicembre 2008, gennaio 2009) dal titolo "Misurare la distorsione di un amplificatore BF con il PC" con produzione relativa scatola di montaggio (LX1729).
- Articolo sulla rivista 242 (Impedenziometro per PC su personal computer) con descrizione nuova funzionalità di Visual Analyser con relativa scatola di montaggio (LX1746).

**Università di Roma "Tor Vergata"** da **04/2011** a **07/2011**, docente del corso "Strumentazione virtuale per le verifiche di sicurezza elettrica". Corso integrativo per il corso di Sicurezza elettrica del prof. Roberto Lojacono.

**Università di Roma “Tor Vergata”** da **04/2012** ad **08/2012**, docente corso “*Metodologie di misure interne a sistemi virtuali*”. Il programma prevedeva una introduzione al mondo dei DSP e Microcontrollori (i cd “Circuiti Universali”) ed alla Elaborazione Numerica dei Segnali. Integrazione al corso del prof. Marcello Salmeri. L'inizio del corso ha previsto un seminario dal titolo “*L'ingegnere nella realtà pubblica e privata*” (introduzione al mondo del lavoro).

## **Informazioni supplementari:**

### ***Libri, Pubblicazioni, articoli, atti di convegni:***

- **A. Accattatis**, “Fondamenti di Informatica”, ed. TexMat, 2019, ISBN 9788894982152.
- **A. Accattatis**, “Fondamenti di Informatica seconda edizione”, ed. TexMat, 2020, ISBN 9788894982343.
- **A. Accattatis, V. Calafiore**, “Complementi ed esercizi di fondamenti di informatica”, ed. TexMat, 2023, ISBN 9788894982664.
- **A. Accattatis**, “Basi di Informatica con Matlab ed esercizi”, ed. TexMat, 2024, ISBN 9788894982848.
- **A. Accattatis**, “Cambiamento climatico (e possibili soluzioni)”, *prima edizione*, ed. SillanumLab, ISBN 9791298515505.
- **A. Accattatis**, “Cambiamento climatico (e possibili soluzioni)”, *seconda edizione*, ed. SillanumLab, ISBN 9791298515512.
- **A. Accattatis, L. Accattatis**, “Climate change (and possible solutions)”, ed. SillanumLab, ISBN 9791298515529.
- **A. Accattatis**, G. Saggio, F. Giannini, “A real time FFT-based impedance meter with bias compensation”, Measurement (Elsevier), vol. 44, pp. 702-707, January 2011.
- A. Bellini, **A. Accattatis** “Un azionamento ad elevato grado di interfacciamento”, rivista “Strumentazione ed automazione” 09/1995.
- **A. Accattatis**, M. Salmeri, A. Mencattini, G. Rabottino, R. Lojacono, “Visual Analyser: un laboratorio didattico di misure virtuali”, IMEKO TC4 Symposium (GMEC 2008), Monte Porzio Catone (RM), Italy, 7-10 settembre 2008, atti del congresso, pp 317-318
- **A. Accattatis**, M. Salmeri, A. Mencattini, G. Rabottino, R. Lojacono, “Visual Analyser: a Sophisticated Virtual Measurements Laboratory”, IMEKO TC4 Symposium (IMEKOTC4 '08), Firenze, Italy, September 2008.
- **A. Accattatis**, “Oscilloscopio e Analizzatore di Spettro su PC”, Elettronica In, pp. 37-44, December 200, traduzione in spagnolo dello stesso articolo su <http://www.iberfutura.es3>.
- **A. Accattatis**, “Visual Analyser: un programma Windows per la simulazione di strumenti di misura e generazione di forme d'onda”, Fare Elettronica, vol. 22, n. 258, pp. 74-82, November 2006.
- **A. Accattatis**, “Visual Analyser. La misura della risposta in frequenza di un amplificatore audio”, Fare Elettronica, vol. 23, n. 259, pp. 90-96, January 2007.
- **A. Accattatis**, “Elaborazione numerica dei segnali”, Fare Elettronica, vol. 24, n. 280, pp. 22-30, October 2008.
- M. Salmeri, A. Mencattini, G. Rabottino, **A. Accattatis**, R. Lojacono, “Assisted Breast Cancer Diagnosis Environment: A Tool for DICOM Mammographic Images Analysis”, IEEE International Workshop on Medical Measurements and Applications (MEMEA '09), Cetraro, Cosenza, Italy, May 2009.

- M. Salmeri, A. Mencattini, G. Rabottino, **A. Accattatis**, R. Lojacono, "Stima di rumore eteroscedastico in immagini mammografiche", IMEKO TC4 Symposium (GMEE 2008), Monte Porzio Catone (RM), Italy, 7-10 Settembre 2008, atti del congresso pp 307-308.
- M. Salmeri, A. Mencattini, G. Rabottino, **A. Accattatis**, R. Lojacono, G.Frondizi, E. Colini "Segmentazione di segni tumorali in immagini mammografiche", IMEKO TC4 Symposium (GMEE 2008), Monte Porzio Catone (RM), Italy, 7-10 Settembre 2008, atti del congresso, pp 305-306.
- M. Salmeri, A. Mencattini, G. Rabottino, **A. Accattatis**, R. Lojacono, "Assisted Breast Cancer Diagnosis Environment: A Tool for DICOM Mammographic Images Analysis", IEEE International Workshop on Medical Measurements and Applications (MEMEA '09), Cetraro, Cosenza, Italy, May 2009.
- M. Salmeri, A. Mencattini, G. Rabottino, **A. Accattatis**, R. Lojacono, G.Frondizi, E. Colini "Metodologie per la rilevazione di segni tumorali in immagini mammografiche", IMEKO TC4 Symposium (GMEE 2008), Monte Porzio Catone (RM), Italy, 7-10 Settembre 2008, atti del congresso, pp 429-430 .

### ***Informazioni aggiuntive:***

Istruttore sportivo FIJLKAM dal 2003. Inglese livello 48 Shenker (Ericsson). Sviluppo dal 2002 il programma **Visual Analyser** rilasciato freeware (sito ufficiale: <https://www.sillanumsoft.org>, pagina wikipedia: [https://it.wikipedia.org/wiki/Visual\\_Analyser](https://it.wikipedia.org/wiki/Visual_Analyser)) oramai considerato un software di riferimento del settore (strumentazione virtuale). Il manuale è in fase di stesura. Sempre dal 2002 vasta esperienza in **progettazione e installazione impianti fotovoltaici ad isola**.

Dal 2014 sviluppo e rilascio freeware il software "SolarPatrol" per la gestione di impianti fotovoltaici ad isola con Inverter Voltronic.

Le informazioni contenute nel presente *Curriculum Vitae et studiorum* sono rese sotto la personale responsabilità del sottoscritto ai sensi degli artt. 46 e 47 del DPR 28 dicembre 2000 n 445 consapevole della responsabilità penale prevista dall'art 76 del medesimo D.P.R., per le ipotesi di falsità in atti e dichiarazioni mendaci.

Si autorizza al trattamento dei dati personali ai sensi del D. Lgs 30 giugno 2003 n.196 e s.m.i.

Firma

